

Ingénieur développement FPGA

- **Introduction :**

SuriCog (créée en 2013) est une société à fort potentiel, basée à Paris et développant des solutions d'interface homme-système basées sur le regard, mobiles et temps réel, pour les besoins de la santé et de l'industrie. Ses solutions d'interactions sont déjà opérationnelles dans plusieurs pays, et au sein de grands groupes industriels.

Nous recherchons actuellement un Ingénieur Firmware (Développement FPGA/VHDL) pour assurer la refonte des traitements d'image et traitements de données embarqués au sein de notre Lunette 2.0 connectée, permettant sa mise sur le marché dès 2020.

- **Poste et missions:**

Au sein de l'équipe de Produit (Electronique, Algorithmie, Mécatronique) les principales missions seront de :

- Contribuer à la définition de l'architecture électronique numérique, en intégrant les contraintes de performance et de traitement Temps Réel associées à la lunette.
- Contribuer à l'implémentation, test/validation et gestion de configuration des traitements algorithmiques (Traitement d'image) définis.
- Définir et développer une suite logicielle embarquée sur FPGA (Langage VHDL). Mise au point de protocoles de tests des cartes électroniques et validation associée.
- Formalisation de la documentation technique associée, dans le cadre d'une démarche Qualité entreprise (Secteur Industrie et Médicale)
- Veille technique et scientifique, évaluation de technologies tierces.

Poste basé à Paris (15ème arrondissement), dans une pépinière d'entreprise agréablement située.

Profil – Expérience :

De formation ingénieur ou universitaire, avec dominante Electronique et/ou Informatique Embarquée, vous justifiez d'une première expérience en développement VHDL, idéalement en traitement d'image ou IoT.

Vous maîtrisez la gestion d'un flot de développement FPGA (Méthologie et Test). Vous êtes à l'aise avec les outils de développement ALTERA/Xilinx, (typ. Quartus, Qsys,) et de gestion de version, tout en faisant un usage régulier de scripts. Vous êtes soucieux de l'optimisation des ressources Hardware/Software en traitement Temps Réel : vous disposez du savoir-faire idéal pour nous rejoindre !

Un niveau d'anglais avancé est requis. Des connaissances en Computer Vision, IoT, et traitement de signaux numériques rapides seraient un atout pour faciliter l'interaction avec l'équipe Design et les partenaires extérieurs.

Personnalité dynamique, disposant d'un bon relationnel, vous avez ce goût pour l'innovation, le travail en équipe et la volonté d'apporter des technologies disruptives à haut potentiel bénéfique pour la Santé et l'Industrie.

Comment postuler ? Envoyer un mail avec votre CV et une LM à jobs@suricog.com (**INFIRM18**)

